

Die Darstellung von ganzen Zahlen

Ein Mikroprozessorsystem verarbeitet immer Bitmuster in Einheiten zu 8, 16, 32 oder mehr Bit. *Erst durch die Art der Verarbeitung wird diesem Bitmuster eine bestimmte Bedeutung zugewiesen.* Wende ich einen arithmetischen Maschinenbefehl auf ein Bitmuster an, so wird es als Zahl interpretiert, eine Ausgabe auf den Bildschirm interpretiert das gleiche Bitmuster dagegen als darstellbares Zeichen des aktuellen Zeichensatzes.

Beispiel: Ein Byte hat den Inhalt $01000011b = 43h = 67d$

Das kann unterschiedlich interpretiert werden.

- ASCII-Zeichen 'C'
- Vorzeichenlose oder vorzeichenbehaftete 8-Bit-Zahl: $67d = 43h$
- als Maschinenbefehl
- Bitmuster um die Interrupts 0,1 und 6 freizugeben

Hier geht es um die Interpretation von Bitmustern ganze Zahlen betrachten.

Ein Mikroprozessor kann ein Bitmuster als Zahl interpretieren, dabei wird nach *ganzen Zahlen* mit und ohne Vorzeichen sowie *Fließkommazahlen* unterschieden.

Um die Darstellung der ganzen Zahlen zu verstehen, betrachten wir zunächst das uns geläufige Dezimalsystem, in dem zehn verschiedene Ziffern mit Potenzen der Zahl 10 gewichtet werden:

10^4	10^3	10^2	10^1	10^0
2	3	0	8	9

Ausgeschrieben bedeutet die Zahl: $2 \cdot 10^4 + 3 \cdot 10^3 + 0 \cdot 10^2 + 8 \cdot 10^1 + 0 \cdot 10^0 = 2 \cdot 10\,000 + 3 \cdot 1000 + 0 \cdot 100 + 8 \cdot 10 + 0 \cdot 1$

From:
<https://info-bw.de/> -

Permanent link:
<https://info-bw.de/faecher:informatik:oberstufe:techinf:assembler:zahlen:start?rev=1632761735>

Last update: **27.09.2021 16:55**

