

Vereinfachung von logischen Funktionen mit KV-Diagrammen

Mit dem schematischen Vorgehen beim Ermitteln der KNF bzw. DNF erhält man zwar korrekte logische Terme, häufig sind diese jedoch lang und unhandlich.

Wie kann man effizient kurze Terme zu logischen Funktionen aus ihren Wahrheitstafeln erhalten?

Eine Methode dafür sind sogenannte "KV-Diagramme", benannt nach den nach Maurice **K**arnaugh und Edward W. **V**eitch (1952/53).

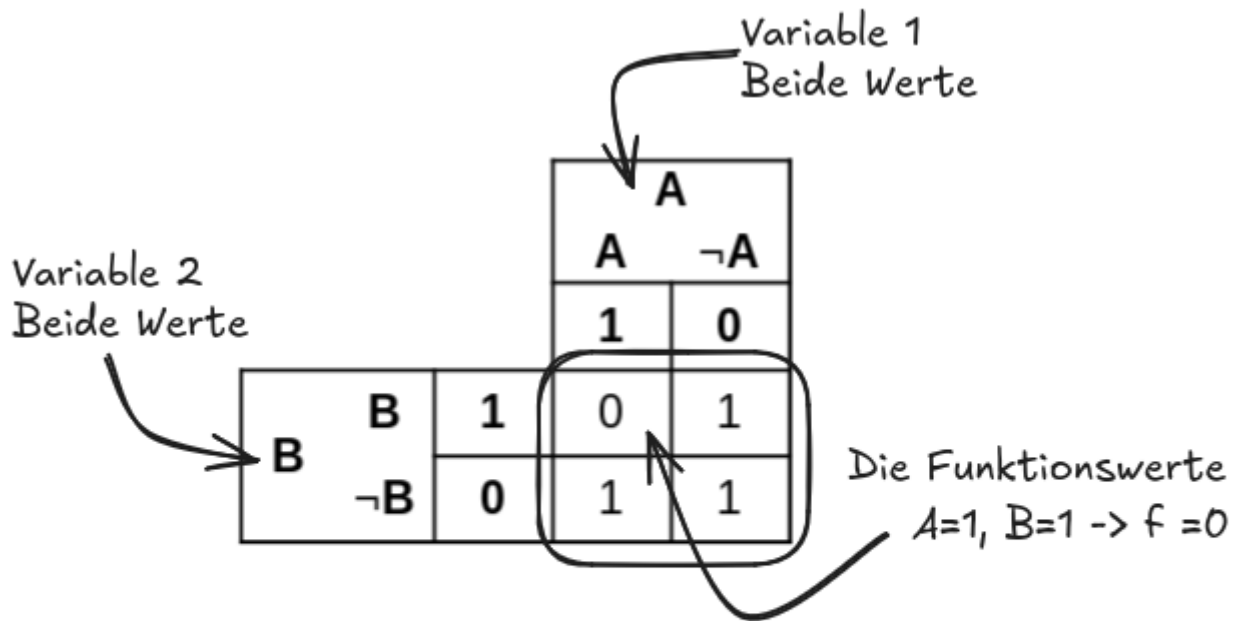
Beispiel 1: Zwei Variablen

Wir starten bei einer logischen Funktion, deren Wahrheitstafel gegeben ist:

A	B	f
1	0	1
0	1	1
1	1	0
0	0	1

Schritt 1: Wertetabelle als Matrix

Als erstes überführt man die Wertetabelle in eine Matrix: An den Seiten stehen die Variablen und alle möglichen Werte (also jeweils "wahr/1" und "falsch/0"). Im Inneren der Matrix wird für die jeweiligen Kombinationen der Eingabewerte der Funktionswert eingetragen:

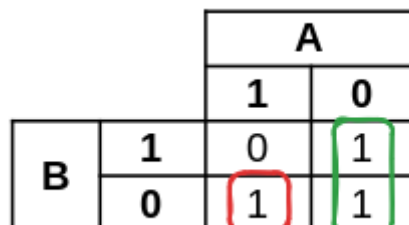


Schritt 2: Zusammenhängende "wahr"-Bereiche finden

Nun sucht man in den Funktionswerten nach möglichst großen, zusammenhängenden rechteckigen Bereichen, die aus "wahr"-Werten (also "Einsen") bestehen.

- Wir müssen alle wahr Werte einbeziehen
- Es sind einige [Regeln](#) zu beachten, dazu später mehr.

Eine Möglichkeit für das gegebene Beispiel ist folgende:



Jetzt kann man gut ablesen, welche logischen Bedingungen jeweils die farbig markierten "wahr"-Werte festlegen:

- Grün: A ist 0, B ist egal - die logische Bedingung, um alle "grünen" Einsen zu erhalten, lautet also $\neg A$.
- Rot: A ist 1, B ist 0 - die Bedingung ist also $A \wedge \neg B$.

- Um alle "wahr"-Werte des Diagramms zu erhalten, muss man diese beiden Bedingungen mit "oder" verknüpfen - ein korrekter logischer Ausdruck für die gegebene Wahrheitstafel ist also $(A \wedge \neg B) \vee (\neg A)$.

Ergänzung: Überlappende Bereiche sind erlaubt

Ei der Regeln, die man anwenden kann ist, dass sich die rechteckigen Bereiche überlappen dürfen - dann wird durch die oder Verknüpfung aller Teilausdrücke am Ende zwar gelegentlich eine "1" mehrfach erfasst, der logische Ausdruck wird aber einfacher, da man weniger Bedingungen benötigt, um die Bereiche zu adressieren.

		A	
		1	0
B	1	0	1
	0	1	1

- Grün: A ist 0, B ist egal - die logische Bedingung, um alle "grünen" Einsen zu erhalten, lautet also $\neg A$.
- Rot: B ist 0, A ist egal - die Bedingung ist jetzt also $\neg B$ - das ist kürzer als beim ersten Versuch!
- Um alle "wahr"-Werte des Diagramms zu erhalten, muss man diese beiden Bedingungen mit "oder" verknüpfen - ein korrekter logischer Ausdruck für die gegebene Wahrheitstafel ist also $(\neg A) \vee (\neg B)$.

Regeln

Wie angesprochen muss man bei der Auswahl der zusammenhängen Bereiche mit Einsen einige Regeln beachten:

- Die **Bereiche** müssen **rechteckig** sein
- Die Rechtecke dürfen sich **überlappen** (müssen aber nicht).
- Die **Anzahl der Einsen** in einem Rechteck muss eine **Zweierpotenz** sein - also 1, 2, 4, 8 oder 16.
- Rechteckige Bereiche können auch "**über die Ränder hinaus**" bestehen.

Beispiel 2: Drei Variablen

x_1	x_2	x_3	f
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

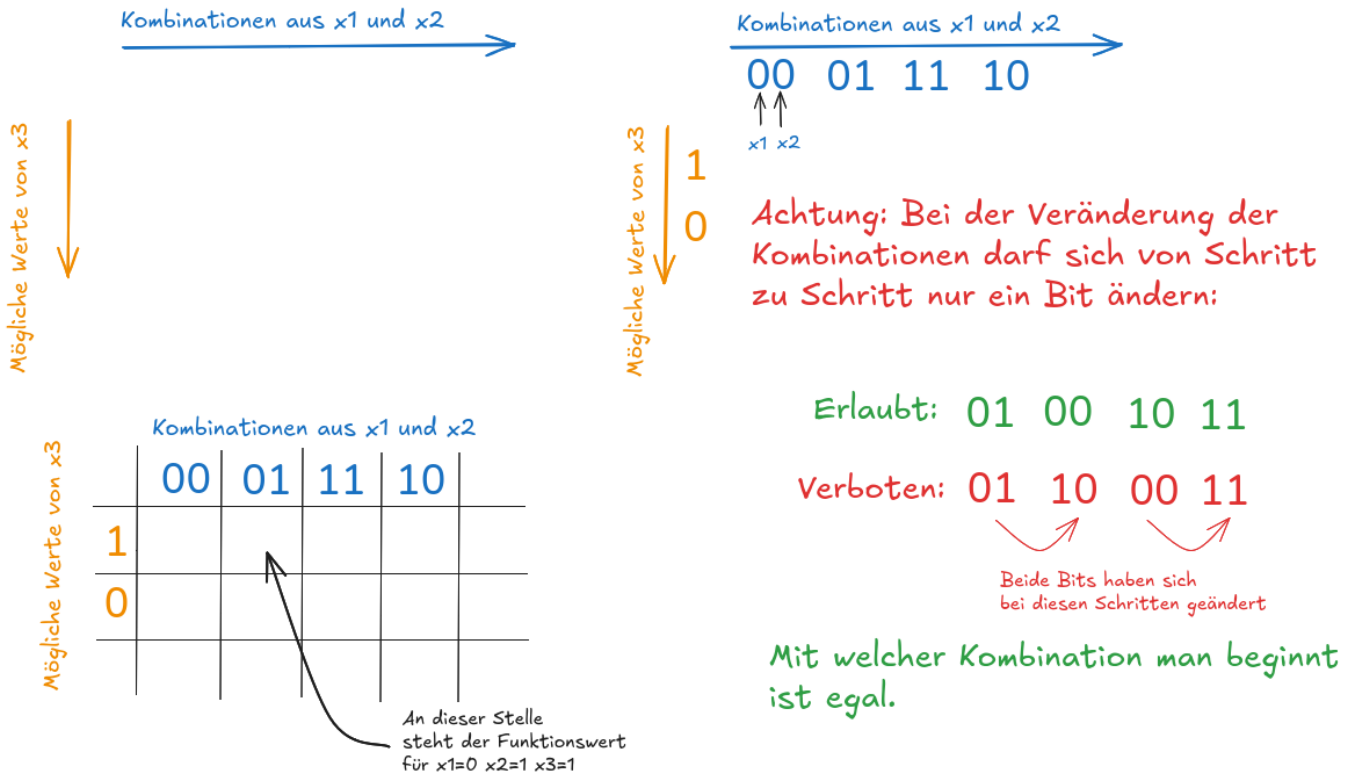
Drei Eingabewerte x_1, x_2, x_3

Funktionswert

Schritt 1: Wertetabelle als Matrix

Da man nun 3 Eingabevariablen hat, muss man bei der Darstellung in einer zweidimensionalen Matrix zu einem kleinen "Trick" greifen:

Man schreibt die Kombination zweier Variablen auf eine Achse der Matrix, die dritte Variable auf die andere Achse:



Damit erhält man für die gegebene Wahrheitstafel die folgende Matrix mit den markierten Rechtecken. Man sieht auch nochmal: Die drei benachbarten "wahr" Werte können nicht zu einem Rechteck zusammengefasst werden ¹⁾, aber man kann zwei überlappende Rechtecke mit jeweils 2 Einsen bilden.

		x1 x2			
		00	01	11	10
x3	1	1	0	0	0
	0	0	1	1	1

Nun ermitteln wir die Ausdrücke für die drei rechteckigen Bereiche:

- Rot: Ist der kleinste Bereich, für diesen benötigt man die meisten Bedingungen, hier: $\neg x_1 \wedge \neg x_2 \wedge x_3$
- Blau: $x_2 \wedge \neg x_3$
- Grün $x_1 \wedge \neg x_3$

Beispiel 3: Vier Variablen

[2024-09-25_11-47.png](#) 3.9 KiB 25.09.2024 09:47
[2024-09-27_14-53.png](#) 10.5 KiB 27.09.2024 12:53

kv01.png	68.8 KiB	25.09.2024	09:52
kv03.png	15.6 KiB	27.09.2024	07:50
kv05.png	15.6 KiB	27.09.2024	11:54
kv06.png	89.7 KiB	27.09.2024	12:03
kv07.png	154.6 KiB	27.09.2024	12:23
kv08.png	34.3 KiB	27.09.2024	12:33
kv09.png	25.6 KiB	27.09.2024	12:47
kv10.png	51.8 KiB	27.09.2024	12:58
kv11.png	52.5 KiB	27.09.2024	13:14
kvdiagramme.odp	107.1 KiB	24.09.2024	20:02
kvdiagramme.pdf	86.3 KiB	24.09.2024	20:02

1)

Keine Zweierpotenz!

From:
<https://info-bw.de/> -

Permanent link:
https://info-bw.de/faecher:informatik:oberstufe:techinf:formale_logik:kv_diagramme:start?rev=1727440792

Last update: **27.09.2024 12:39**

